# This Page Is Inserted by IFW Operations and is not a part of the Official Record

# BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

# IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

CLIPPEDIMAGE= JP401179437A

PAT-NO: JP401179437A

DOCUMENT-IDENTIFIER: JP 01179437 A

TITLE: SEMICONDUCTOR DEVICE

PUBN-DATE: July 17, 1989

INVENTOR-INFORMATION:

NAME

MATSUDA, OSAMU

ASSIGNEE-INFORMATION:

NAME-

**COUNTRY** 

**SONY CORP** 

N/A

APPL-NO: JP63001687

APPL-DATE: January 7, 1988

INT-CL (IPC): H01L023/02; H01L023/06

US-CL-CURRENT: 257/721

### ABSTRACT:

PURPOSE: To prevent whole package from being heated up to high temperature thereby avoiding the deterioration of a semiconductor element by a method wherein a gas vent is formed in a part formed of a metal in the package main body.

CONSTITUTION: A semiconductor element 5 is contained in a package main body 1 and then the opening of the main body 1 is sealed with a cap 8 to shield the element 5 from atmosphere. At this time, a metal 3 forming a part of the main body 1 is provided with a gas vent 11 communicating with the element 5 containing space. The vent 11 can be easily sealed with solder e.g., by local heating using infrared rays. In such a constitution, the whole package can be prevented from being heated up to the high temperature to avoid the deterioration of the element 5.

COPYRIGHT: (C)1989, JPO& Japio

# ⑲ 日本国特許庁(JP)

①特許出願公開

# <sup>®</sup> 公開特許公報(A) 平1-179437

(9) Int Cl. 4 H (1) 1 23/1 識別記号

庁内整理番号 G-6835-55 ❸公開 平成1年(1989)7月17日

H 01 L 23/02 23/06

G-6835-5F Z-6835-5F

審査請求 未請求 請求項の数 1 (全4頁)

砂発明の名称 半導体装置

②特 願 昭63-1687

❷出 願 昭63(1988) 1月7日

砂発明 者

松田

悠

東京都品川区北品川6丁目7番35号 ソニー株式会社内

①出 願 人 ソニー株式会社 東京都品川区北品川6丁目7番35号 ②代 理 人 弁理士 尾川 秀昭

明報・

1. 発明の名称

半導体装置

#### 2. 特許請求の範囲

(1) パッケージ本体内に半導体素子を収納し、 該パッケージ本体の関ロをキャップにより閉塞し て上記半導体素子を外気から遮断した半導体装置 において、

パッケージ本体の一部を金属により形成し、

上記金属にバッケージ本体の半導体素子収納空間に連通するガス抜き孔を形成し、

上記ガス抜き孔を閉返してなる

ことを特徴とする半導体装置

3. 発明の詳細な説明

以下の順序に従って本発明を説明する。

- A. 産業上の利用分野
- B. 発明の概要

- C. 從來技術
- D. 発明が解決しようとする問題点
- E. 問題点を解決するための手段
- F. 作用
- G. 实施例[第1四乃至第3四]
- H. 発明の効果

## (A. 産業上の利用分野)

本発明は半導体装置、特にバッケージ本体内に 半導体素子を収納し、該バッケージ本体の関口を キャップにより閉塞して上記半導体素子を外気か ら週斯した半導体装置に関する。

#### (B. 発明の概要)

本発明は、上記の半導体装置において、

ガス抜き孔を簡単に閉塞することができるよう にするため、

バッケージ本体の一部を金属により形成し、該 金属にガス抜き孔を形成し、該ガス抜き孔を閉塞 したものである。

#### (C. 従来技術)

本願出版人会社は、フォーカスエラー検出、トラッキングエラー検出及び信号説収用のフォトダイオードを形成した半導体基板のフォトダード形成した半導体基板のフォトダードを形成した半導体を配置し、他の領域上にブリズを配置し、他の領域とハッドを開発し、それについて特額昭61-38575、特額昭61-38576、特額昭61-38576、特額昭61-126318等により各種の提案をしたが、このような光学へッドは高性能、高品質を要求され、要求を性能、品質の安定性に対しても高いことが要求がある。これは固体機像装置についても同様である。

#### (D. 発明が解決しようとする問題点)

ところで、上記光学ヘッド、固体機像装置はセ ラミックバッケージ内に半導体素子を収納後透明 板例えばガラス板で閉塞する必要がある。そし

形成した場合、ガス抜き後の閉塞が難しいという 問題があった。というのは、金属に形成した孔は 半出により簡単に閉塞できるがセラミックには半 田がなじみにくくセラミックに形成した孔は半田 で閉塞しにくいからである。

本発明はこのような問題点を解決すべく為されたものであり、ガス抜き孔を簡単に閉塞できるようにすることを目的とする。

#### (E. 問拠点を解決するための手段)

本免明半導体装置は上記問題点を解決するため、バッケージ本体の一部を金属により形成し、 該金属にガス抜き孔を形成し、該ガス抜き孔を閉 塞したことを特徴とする。

#### (F. 作用)

本発明半導体装置によれば、バッケージ本体の 金属により形成された部分にガス抜き孔を形成す るので半田によって簡単にガス抜き孔を閉塞する ことができる。 て、セラミックパッケージに対するガラス版の固定は一般に接着剤により行われる。というのは、接着剤は低い温度で硬化し、処理温度が低くて済むのでパッケージ内の半導体素子を温度による劣化をさせることなく封止できるからである。

ところで、接着剤は加熱されて硬化するときが スを発生し、このガスが半導体素子収納空間に充 調すると半導体素子を劣化させる要因となる。

そこで、特別的62-140436号公報あるいは特別的62-105449号公報に記載された技術のようにキャップにガス抜き孔を形成し、対止終了後ガス抜き孔を閉塞することが考えられる。しかし、光学式ヘッドあるいは固体機像装置おいてはキャップは透明体で形成して光を通す役割を果さすようにしなければならない。従って、キャップにガス抜き孔を設けることは光を通すの場合許されない。

そこでパッケージ本体にガス複き孔を形成する ことも考えられるが、セラミックにガス抜き孔を

#### (G. 实施例) [第1因乃至第3因]

以下、本発明半導体装置を図示実施例に従って 詳細に説明する。

図面は木発明半導体装置の一つの実施例を示す もので、第1図は断面図、第2図は第1図の断面 と直角に切断した断面図、第3図は分解斜視図で ある。

図面において、1はセラミックからなるパッケージ本体で、上面が開口しているだけでななのでなりでなが抜けている点でき近のセラミックバッケージと異なっている。2、2、2はパッケージ本体1に形成されたメタライズ配線にコネクト線を介してお続いた。3ははパッケージ本体1の底部を閉塞する金属板で、れてチージ本体1の底部を閉塞する金属板で、カージ本体1のより固定されており、パッケージ本体1は金属板

3 によって庭邸を閉塞されて有底のパッケージとなる。

• • • •

1 1 は半導体素子収納空間 1 2 と外郎とを連迫するガス抜き孔で、上記金属板 3 の素子ポンディング領域 8 近傍に形成されている。そして、該ガ

随単に閉塞することができる。そして、局部加熱により簡単にガス抜き孔 1 1 を閉塞することができるので、ガス抜き孔 1 1 の閉塞のためにバッケージ全体が高温になり半導体素子 5 が劣化するということは回避することができる。

尚、半導体装置の組立方法として金属板3の素子ボンディング領域6に半導体素子5をボンディングしてから金属板3、外部リード10、10、…のパッケージ本体1へのロウ付けを行うようにすることも考えらられるが、このようにした場合には、そのロウ付けによりパッケージ本体1が底面から広い領域において加熱されるので半導体系子5が劣化する度れがあり好ましくないといえる。

尚、組立にあたっては金銭板3の幅広の部分と幅狭の部分との境界に生じる段部14、14を位置決め基準にすると良い。

### (日、発明の効果)

以上に述べたように、本発明半導体装置は、

ス抜き孔11は半四13によって防茎されている。

この半導体装置は次のようにして組立てる。先行、会域板3及び外部リード10、10、一を接続する前の状態のパッケージ本体1のメタラレでは発展2、2、一及びメタライズ膜4に対し、一下フレーム化された状態の金属板3及び外部リード10、10、一を頂が発生した後半時にあるがスないでワイヤボンディングし、その後の中では発生するがスなき利りで接着する。したる後の中ではあるではある。したるでは、13でガス抜き孔11を閉塞する。しかる後のサードでフレームの切断により金属板3及び外部リード10、10、一を互いに分離独立させる。

このような半導体装置によれば、ガス抜き孔 1 1 は、パッケージ木体 1 の底部を成す金属板 3 に形成されている。従って、ガス抜き孔 1 1 は 半田 1 3 を用い例えば赤外線での局部加熱により

パッケージ本体内に半導体素子を収納し、該パッケージ本体の関口をキャップにより閉塞して上記 半導体素子を外気から遮断した半導体装置において、パッケージ本体の一部を金属により形成し、 上記金属にパッケージ本体の半導体業子収納空間 に連通するガス抜き孔を形成し、該ガス抜き孔を 閉塞してなることを特徴とするものである。

従って、本発明半導体装置によれば、バッケージ本体の金属により形成された部分にガス抜き孔を形成するので半田によって簡単にガス抜き孔を閉塞することができる。

### 4. 図面の簡単な説明

第1 図乃至第3 図は本発明半導体装置の一つの 実施例を説明するためのもので、第1 図は新面図、第2 図は第1 図の断面と直角に切断した断面図、第3 図は分解斜視図である。

#### 符号の説明

1:・・バッケージ本体、

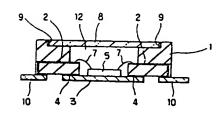
3・・・金は、8・・・キャップ、

11・・・ガス抜き孔、

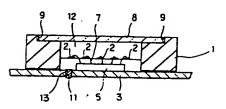
12・・・半導体素子収納空間。

出 願 人 ソニー株式会社 (作理人弁理士 尾 川 秀 昭)

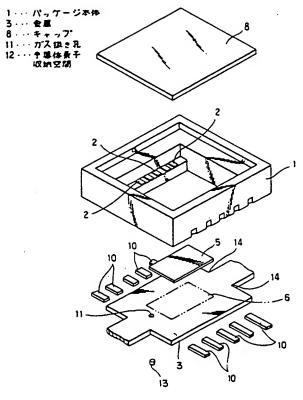
1 · · · パッケージ赤体 3 · · · 金属 8 · · · キャップ 11 · · · ガス抜き孔 12 · · ・半導体素子収納空間



断面図 第1図



別の角度で切断した断面図 第 2 図



分解料視図 第3図